

| Наставна дисциплина | Проектирање на дигитални електронски склопови | | | | |
|---------------------|---|---------------------------|--------------|-----------------|-----------------|
| Семестар X | Вид Изборен | Фонд на часови 2+0+2+2 | Кредити 5 | Јазик МК/АНГ | Институт КТИ |
| Предуслови | | | | | |
| Компетенции* | По завршувањето на курсот се очекува студентот да има познавање на различни јазици и околина за проектирање на дигитални кола. Да може да проектира дигитални кола. | | | | |
| Содржина | <p>Јазици за опис на дигитални електронски склопови. Околина за проектирање и развој на дигитални интегрирани кола. Практични примери за проектирање интегрирани кола.</p> <p>Литература:</p> <ol style="list-style-type: none"> 1. John Williams, Digital VLSI Design with Verilog, Springer, 2008 2. P. Mishra, N. Dutt, Processor Description Languages, Morgan Kauffman, 2007 3. D. Perry, VHDL: Programming by Example, 4th Edition, McGraw-Hill, 2002 4. L. Wang, C. Stroud, N. Touba, System on Chip test Architectures, Morgan Kaufmann, 2006 | | | | |